Please consult Intellectual Property Rights before making a photocopy. Please use the textbook of copyrighted edition.

②國玄東華大學

教學計劃表 Syllabus

· · · · · · · · · · · · · · · · · · ·								
課程名稱(中文) Course Name in Chinese	積體電路元件				學年/學期 Academic Year/Semester			
課程名稱(英文) Course Name in English	Devices for Integrated Circuits							
科目代碼 Course Code	OE53040	系級 Department 碩士 & Year		開課單位 Course-Offering Department	光電工程學系			
修別 Type	選修 Elective	學分數/時間 Credit(s)/Hour(s)		3	3.0/3.0			
授課教師 Instructor	/林楚軒							
先修課程 Prerequisite								
All to late Courses Description								

課程描述 Course Description

積體電路產業是台灣市值最大的產業,本課程採用擔任過台積電技術長之胡正明博士所撰寫之課本為教材,包含積體 電路核心元件的架構與技術,是在相關公司產業必備的專業知識。

課程目標 Course Objectives

细印口栖的多亩米化

- (1)認識積體電路常見元件
- (2)了解積體電路元件之物理與最新技術
- (3)具備進積體電路相關公司之所需知識。

	系專業能力 Basic Learning Outcomes	課程目標與系專業能 力相關性 Correlation between Course Objectives and Dept.'s Education Objectives
A	具有獨立研究能力Equipped with abilities of independent research.	0
В	具有光電工程的專業知識及應用能力。Professional knowledge and application ability of Opto-electronic engineering	•
С	具有設計與執行實驗、報告撰寫與數據解釋之能力。Abilities to design and execute experiment, write reports, and explain data	0
D	使用儀器進行物件的分析及測試。Analysis and test of devices by instruments	
Е	具備適當的英文能力,應用於學習與交流。English language ability to study and interact	•
F	具有良好的溝通與團隊合作的能力。Ability to communicate and teamwork	0
G	具有創新思維及終身學習的能力。Creative thinking and life-long learning ability	•

圖示說明Illustration :● 高度相關 Highly correlated ○中度相關 Moderately correlated

授課進度表 Teaching Schedule & Content

週次Week	內容 Subject/Topics	備註Remarks
1	Introduction	
2	Electrons and Holes in Semiconductors	
3	Electrons and Holes in Semiconductors	
4	Motion and Recombination of Electrons and Holes	

5	Motion and Recombination of Electrons and Holes					
6	PN and Metal-semiconductor Junctions	期中考1				
7	PN and Metal-semiconductor Junctions					
8	PN and Metal-semiconductor Junctions					
9	MOS Capacitor					
10	MOS Capacitor					
11	MOS Capacitor					
12	MOS Capacitor	期中考2				
13	MOS Transistor					
14	MOS Transistor					
15	MOS Transistor					
16	MOSFETs in ICs					
17	期末考試週 Final Exam					
18	彈性補充教學					
	教學策略 Teaching Strategies					
✓ 課堂講授 Lecture 分組討論Group Discussion 參觀實習 Field Trip						
其他Miscellaneous:						
教 學 創 新 自 評 Teaching Self-Evaluation						
創新教學(Innovative Teaching)						
問題導向學習(PBL) ■ 團體合作學習(TBL) 解決導向學習(SBL)						
翻轉教室 Flipped Classroom 磨課師 Moocs						
社會責任(Social Responsibility)						
■ 在地實踐Community Practice ■ 産學合作 Industy-Academia Cooperation						
跨域合作(Transdisciplinary Projects)						
一 跨界教學Transdisciplinary Teaching						
業師合授 Courses Co-taught with Industry Practitioners						
其它 other:						

學期成績計算及多元評量方式 Grading & Assessments									
配分項目	配分比例 Percentage	多元評量方式 Assessments							
Items		測驗 會考	實作 觀察	口頭 發表	專題 研究	創作 展演	卷宗 評量	證照 檢定	其他
平時成績 General Performance	40%			~					
期中考成績 Midterm Exam	40%	>							
期末考成績 Final Exam	20%	~							
作業成績 Homework and/or Assignments									
其他 Miscellaneous									

評量方式補充說明

Grading & Assessments Supplemental instructions

上課抽問:40%(有到就有一半分),三次考試:60%,考試採open book!

教科書與參考書目(書名、作者、書局、代理商、說明)

Textbook & Other References (Title, Author, Publisher, Agents, Remarks, etc.)

Modern Semiconductor Devices for Integrated Circuits, by Chenming C. Hu (Prentice Hall; 1st edition; April 1, 2009)

課程教材網址(含線上教學資訊,教師個人網址請列位於本校內之網址)

Teaching Aids & Teacher's Website(Including online teaching information.

Personal website can be listed here.)

http://www.elearn.ndhu.edu.tw/moodle/

其他補充說明(Supplemental instructions)